

## Formulário de Correção do Relatório Técnico

### EA773 – Segundo Semestre de 2011

**Experimento:** \_\_\_\_\_

Grupo: \_\_\_\_\_ Turma: \_\_\_\_\_

Nota: \_\_\_\_\_

<b>Experimentos de Observação</b>				
	Excelente	Bom	Regular	Ausente
Síntese dos objetivos do experimento (o que deve ser observado)				
Descrição do experimento (procedimento)				
Resultados do experimento				
Análise dos resultados				
Conclusões				
Organização do texto				

<b>Projetos</b>					
	Excelente	Bom	Regular	Ausente	Não se aplica
Síntese dos objetivos do projeto (o que deve ser produzido)					
Descrição funcional/comportamental do produto e sua modularização					
Especificação lógica de cada módulo: definição das variáveis binárias e dos estados do módulo.					
Descrição das relações lógicas entre as variáveis de entrada e de saída de cada módulo (tabela-verdade ou funções lógicas).					
Síntese das relações lógicas em expressões algébricas simplificadas (mapa de Karnaugh ou técnica de Quine-McClusky) <b>OU</b> Lista de componentes escolhidos para mapear as relações lógicas, informações funcionais e síntese de sinais de controle destes componentes.					
Legibilidade do esquemático/Documentação da descrição em VHDL					
Completeness dos casos simulados (formas de onda do Altera) (“prova da validade”)					
Avaliação do desempenho da sua solução ( <i>Timing Analyzer</i> do Altera)					
Testes de campo realizados (concretização)					
Análise dos resultados (simulados e reais)					
Conclusão					
Estruturação do relatório					