

8.3 Códigos BCD

Para facilitar a interpretação dos números representados no sistema binário, foram propostos os códigos BCD (*binary-coded decimal*). Este código são também conhecidos como **códigos ponderados**, pois cada dígito decimal é representado por um grupo de 4 bits e cada bit tem um peso associado.

A classe de códigos BCD mais conhecida é a classe dos códigos **8421**, no qual o dígito mais significativo tem o peso 8, o segundo dígito 4, o terceiro 2, e o dígito menos significativo o peso 1.

Decimal	Código 8421 BCD
0	0000
1	0001
2	0010
3	0011
4	0100
5	0101
6	0110
7	0111
8	1000
9	1001

Exemplo 8.7 *Os seguintes números (245), (16, 72) e (0, 398) são representados, respectivamente, pelas palavras-código (001001000101), (00010110, 01110010) e (0000, 001110011000) no código 8421 BCD.*

Na tabela que se segue são apresentados 4 códigos BCD com outras ponderações:

Binário	4221 BCD	5421 BCD	2421 BCD	84-2-1 BCD
0000	0000	0000	0000	0000
0001	0001	0001	0001	0111
0010	0010	0010	0010	0110
0011	0011	0011	0011	0101
0100	1000	0100	0100	0100
0101	0111	1000	1011	1011
0110	1100	1001	1100	1010
0111	1101	1010	1101	1001
1000	1110	1011	1110	1000
1001	1111	1100	1111	1111

Observe que a partir desta tabela é fácil sintetizar os codificadores e decodificadores destes códigos em circuitos combinacionais.

8.4 Códigos XS3

Como nos códigos BCD, nos códigos XS3 ou **códigos 3 em excesso** cada dígito decimal é também representado por um conjunto de 4 bits. Entretanto, diferentemente dos códigos BCD, estes códigos não são considerados códigos ponderados, pois a cada bit não é associado um peso específico, como mostra a seguinte tabela

Decimal	Código 3 em excesso
0	0011
1	0100
2	0101
3	0110
4	0111
5	1000
6	1001
7	1010
8	1011
9	1100

Observe que de é obtido a partir do código BCD 8421, adicionando 011 a cada palavra-código correspondente.

O código XS3 facilita a implementação de operações aritméticas com uso de complementos. Este código, como código BCD 4221, é um *self-complementing code*. Um *self-complementing code* é aquele para o qual o complemento de 9 do número correspondente pode ser facilmente obtido complementando bit a bit (invertando cada bit).

Exemplo 8.8 *Seja um número em decimal (8315)₁₀. A sua representação em XS3 é (1011011001001000)_{XS3}. O complemento, bit a bit, do número é (0100100110110111)_{XS3} que em XS3 corresponde a (1684)₁₀. Este é exatamente o complemento de 9 de (8315)₁₀.*

8.5 Códigos Alfanuméricos

Códigos alfanuméricos são códigos capazes de representar tanto as letras quanto os números e os caracteres de controle. Foram feitas várias tentativas no sentido de padronizar um código alfanumérico que satisfizesse os interesses dos fabricantes e dos usuários.

O código mais utilizado nos sistemas computacionais é o código ASCII (*American Standard Code for Information Interchange*) proposto pela ANSI (*American National Standards Institute*). Ele é considerado o formato-padrão para a entrada/saída nos microcomputadores. Neste código as palavras-código são formadas por 7 bits. Os 4 últimos bits das palavras-código que representam os dígitos decimais são exatamente iguais às palavras-código correspondentes no código 8421 BCD.

Bits	Bits 654								
	3210	000	001	010	011	100	101	110	111
0000	NUL	DLE	SPACE	0	@	P	'	a	q
0001	SOH	DC1	!	1	A	Q	,	b	r
0010	STX	DC2	''	2	B	R	.	c	s
0011	ETX	DC3	#	3	C	S	/	d	t
0100	EOT	DC4	\$	4	D	T	\	e	u
0101	ENQ	NAK	%	5	E	U	^	f	v
0110	ACK	SYN	&	6	F	V	_	g	w
0111	BEL	ETB	'	7	G	W	`	h	x
1000	BS	CAN	(8	H	X	~	i	y
1001	HT	EM)	9	I	Y		j	z
1010	LF	STB	*	:	J	Z	}	k	{
1011	VT	ESC	+	;	K	[~	l	
1100	FF	FS	,	=	L	\	}	m	~
1101	CR	GS	-	<	M]	}	n	~
1110	SO	RS	.	>	N	^	}	o	DEL
1111	SI	US	/	?	O	_	}	p	DEL

Outros dois códigos conhecidos, utilizados pela IBM, são BCDIC (*binary-coded decimal interchange code*) e EBCDIC (*extended binary-coded decimal interchange code*). No primeiro, os caracteres alfanuméricos são representados pelas palavras de 7 bits e no segundo, 8 bits.

8.6 Códigos Detectores e Corretores de Erro

O processo da transferência de informação entre os dispositivos digitais é bastante susceptível a erros. Para aumentar a confiabilidade de um sistema, é desejável detectar e, se possível, corrigi-los. Para isso, é necessário introduzir r bits de redundâncias na informação (codificada) real de k bits. Tais bits de redundância são denominados **bits de paridade** e usamos a notação (n, k) , onde $n = k + r$ é a quantidade total dos bits nas palavras-código.

O código detector de erro mais conhecido é o **código de paridade**. Neste código adiciona um bit de paridade aos k bits da informação original, de tal forma que $b_k \oplus b_{k-1} \oplus \dots \oplus b_2 \oplus b_1 \oplus b_0 \oplus p = 0$ (paridade par) ou $b_k \oplus b_{k-1} \oplus \dots \oplus b_2 \oplus b_1 \oplus b_0 \oplus p = 1$ (paridade ímpar). Chamamos o resultado destas expressões de **síndrome** da palavra-código.

Exemplo 8.9 Seja um código de Gray de 3 bits $(b_2b_1b_0)$. O código de paridade correspondente é listado na seguinte tabela.

Gray	Paridade Par	Paridade Ímpar
000	000 0	000 1
001	001 1	001 0
011	011 0	011 1
010	010 1	010 0
110	110 0	110 1
111	111 1	111 0
101	101 0	101 1
100	100 1	100 0

Note que a distância de Hamming do código de paridade é 2. No caso da paridade par, a distância é também 2.

	0000	0011	0110	0101	1100
0000	-	2	2	2	2
0011	2	-	2	2	4
0110	2	2	-	2	2
0101	2	2	2	-	2
1100	2	4	2	2	-

$d=2$

Portanto, **códigos de paridade é um código detector de erros simples**. Supomos que o segundo bit de uma palavra for invertido por algum motivo, então no lugar de 0011 leremos 0111 cujo síndrome é $0 \oplus 1 \oplus 1 \oplus 1 = 1 \neq 0$. Por essa síndrome, podemos dizer que ocorreu um erro na palavra.

Não podemos, entretanto, corrigi-lo, pois $d(0111, 0011) = d(0111, 0101) = 1$. Qual das duas é a original?

Um **código corretor de erro simples** muito utilizado nos sistemas computacionais é o código de Hamming $(7,4)^1$. Neste código são adicionados três bits de paridade (p_0, p_1, p_2) aos 4 bits originais de informação (i_0, i_1, i_2, i_3) para corrigir **erros simples** que possam ocorrer numa palavra $(i_0, p_1, i_0, p_2, i_1, i_2, i_3)$. Os valores dos três bits de paridade são tais que devem satisfazer as seguintes equações:

$$\begin{aligned} p_2 \oplus i_1 \oplus i_2 \oplus i_3 &= 0 \\ p_1 \oplus i_0 \oplus i_2 \oplus i_3 &= 0 \\ p_0 \oplus i_0 \oplus i_1 \oplus i_3 &= 0 \end{aligned} \tag{8.1}$$

Ou seja,

$$\begin{aligned} p_2 &= i_1 \oplus i_2 \oplus i_3 \\ p_1 &= i_0 \oplus i_2 \oplus i_3 \\ p_0 &= i_0 \oplus i_1 \oplus i_3 \end{aligned} \tag{8.2}$$

Assim cada mensagem $\vec{i} = (i_0, i_1, i_2, i_3)$ é convertida numa palavra-código $(i_0 \oplus i_1 \oplus i_3, i_0 \oplus i_2 \oplus i_3, i_0, i_1, i_2, i_3)$.

Utilizando a notação matricial temos

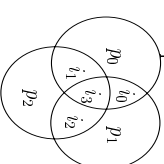
$$c = \begin{bmatrix} i_0 & i_1 & i_2 & i_3 \\ 1 & 0 & 0 & 1 & 1 & 0 & 0 & 0 \\ 1 & 0 & 0 & 1 & 1 & 0 & 0 & 0 \\ 0 & 1 & 0 & 1 & 0 & 1 & 0 & 0 \\ 1 & 1 & 0 & 1 & 0 & 0 & 1 & 1 \end{bmatrix} = \vec{i}G$$

A matriz G é denominada **matriz geradora** deste código.

Os valores que ficam no lado direito da igualdade das eq.(8.1) formam um vetor que denominamos **síndrome** (de erro) de uma palavra. Pois, para qualquer palavra de 7 bits que satisfaz tais igualdades (vetor nulo), consideramos que ela pertence ao código. Caso contrário, dizemos que ela é válida para o tal código (vetor não nulo). Se supomos que só um e somente um

¹Códigos de Hamming (n,k) apresentam as seguintes propriedades: distância de Hamming igual a 3, $n = 2^m - 1$, do qual $k = 2^m - m - 1$ são bits de informação e $n - k$ são bits de paridade

bit da palavra-código pode ser invertido (erro simples), podemos detectar e corrigir este erro, uma vez que a distância de Hamming desse código é 3. O seguinte diagrama de Venn ajuda a visualizar a relação entre os bits de cada palavra. Cada círculo corresponde a uma equação do sistema (8.1).



Observe que quando um dos bits de informação i_0, i_1, i_2 for invertido, duas das expressões do (8.1) terão resultados diferentes de 0. Se o bit de informação i_3 for invertido, as três equações terão resultados diferentes de 0. E, finalmente, se um bit de paridade for invertido, somente uma equação tem resultado diferente de zero. A partir dessa observação podemos estabelecer a seguinte relação entre cada síndrome $(p_2p_1p_0)$ e os padrões de erro

síndrome	padrão de erro
000	0000000
100	0001000
010	0100000
001	1000000
110	0000010
101	0000100
011	0010000
111	0000001

Exemplo 8.10 Seja um código de Hamming $(7,4)$ cujas palavras-código tem o formato $\vec{c} = (p_0, p_1, i_0, p_2, i_1, i_2, i_3)$. Considere que seja recebida a palavra 0001001 e que no sistema só ocorre erros simples. A palavra pertence ao código?

A síndrome desta palavra é 011, pois

$$\begin{aligned} 1 \oplus 0 \oplus 0 \oplus 1 &= 0 \\ 0 \oplus 0 \oplus 0 \oplus 1 &= 1 \\ 0 \oplus 0 \oplus 0 \oplus 1 &= 1 \end{aligned}$$

Portanto, ela não é válida. Consultando a tabela de relação entre síndromes e padrões de erro, conclui-se que o padrão de erro correspondente é 0010000.

Assim, a palavra original deveria ter sido $0001001 \oplus 0010000 = 0011001$ e não 0001001 .

É comum utilizar a notação matricial para representar a síndrome em função de palavras-código

$$s = \begin{bmatrix} p_0 & p_1 & i_0 & p_2 & i_1 & i_2 & i_3 \end{bmatrix} = \begin{bmatrix} 0 & 0 & 1 \\ 0 & 1 & 1 \\ 0 & 1 & 1 \\ 1 & 0 & 0 \\ 1 & 0 & 1 \\ 1 & 1 & 0 \\ 1 & 1 & 1 \end{bmatrix} = e^T H^T$$

A matriz H é denominada **matriz de paridade**.

Como a síndrome de uma palavra-código é nula, pode-se concluir que

$$GH^T = 0.$$

Para qualquer palavra-código \vec{c} com erro simple \vec{e} , temos $\vec{c} = \vec{c} + \vec{e}$. A sua síndrome é dada por $(\vec{c} + \vec{e})H = \vec{c}H + \vec{e}H = \vec{e}H$. Segue-se que a **síndrome de uma palavra-código depende somente do padrão de erro**. Ainda mais, o produto da matriz H com um padrão de erro \vec{e} de peso igual a 1 (erro simples) na posição i da palavra-código é igual à coluna i de H .

Exemplo 8.11 Para os padrões de erros simples do código de Hamming (7,4), cujos palavras-código tem o formato $\vec{c} = (p_0, p_1, i_0, p_2, i_1, i_2, i_3)$, temos as seguintes síndromes:

$$s = \begin{bmatrix} 1 & 0 & 0 & 0 & 0 & 0 & 0 \\ 0 & 1 & 0 & 0 & 0 & 0 & 0 \\ 0 & 0 & 1 & 0 & 0 & 0 & 0 \\ 0 & 0 & 0 & 1 & 0 & 0 & 0 \\ 0 & 0 & 0 & 0 & 1 & 0 & 0 \\ 0 & 0 & 0 & 0 & 0 & 1 & 0 \\ 0 & 0 & 0 & 0 & 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} 0 & 0 & 1 \\ 0 & 1 & 0 \\ 0 & 1 & 1 \\ 1 & 0 & 0 \\ 1 & 0 & 1 \\ 1 & 1 & 0 \\ 1 & 1 & 1 \end{bmatrix} = \begin{bmatrix} 0 & 0 & 1 \\ 0 & 1 & 0 \\ 0 & 1 & 1 \\ 1 & 0 & 0 \\ 1 & 0 & 1 \\ 1 & 1 & 0 \\ 1 & 1 & 1 \end{bmatrix}$$

Vale chamar atenção na organização dos bits deste código: a síndrome corresponde exatamente a posição do erro simples! Com isso pode-se determinar facilmente o bit invertido com uso de um decodificador simples 3-to-8 (ver seção 6.1.1).

8.7 Códigos Cíclicos

Veremos nesta seção a construção de um código cíclico, cujo codificador e decodificador podem ser implementados com uso de máquinas lineares (seção 6.8).

Um código \mathcal{C} é chamado **cíclico** se para qualquer palavra-código $\vec{c} = (c_0, c_1, \dots, c_{n-2}, c_{n-1}) \in \mathcal{C}$ existir também uma palavra-código $\vec{c}' = (c_{n-1}, c_0, \dots, c_{n-3}, c_{n-2}) \in \mathcal{C}$. Para análise e processamento, é conveniente associar a uma palavra-código $\vec{c} = (c_0, c_1, \dots, c_{n-2}, c_{n-1}) \in \mathcal{C}$ no corpo $GF[q]$ um **polinômio-código** $c(x) = c_0 + c_1D + \dots + c_{n-2}D^{n-2} + c_{n-1}D^{n-1}$. As propriedades básicas de um código cíclico $\mathcal{C}(n, k)$ em $GF(q)$ são:

1. existe um único polinômio (mínimo) de menor grau $r < n$, $g(D) = g_0 + g_1x + \dots + g_rD^r$, em \mathcal{C} . Este polinômio é conhecido o **polinômio gerador** de \mathcal{C} .
2. toda palavra-código $c(D) \in \mathcal{C}$ pode ser expressa de forma única como $c(D) = m(D)g(D)$, onde $g(D)$ é o polinômio gerador e $m(D)$ é um polinômio de grau menor que $(n - r)$ em $GF(q)[D]$.
3. o polinômio gerador é o divisor de $1 + D^n$ no $GF(q)[D]$.

O princípio básico destes códigos é construir uma palavra-código a partir de uma informação $m(D) = (m_0, m_1, \dots, m_{k-r-1})$ através da multiplicação

$$c(D) = m(D)g(D) \quad (8.3)$$

Para decodificar esta palavra efetua-se simplesmente a divisão

$$m(D) = \frac{c(D)}{g(D)}. \quad (8.4)$$

Caso a palavra $c(D)$ for alterada por algum ruído $e(D)$, temos $c_1(D) = c(D) + e(D)$ no lugar de $c(D)$. A divisão resultará em:

$$\frac{c_1(D)}{g(D)} = \frac{c(D)}{g(D)} + \frac{e(D)}{g(D)}. \quad (8.5)$$

Portanto, se a divisão for exata ($e(D) = 0$), $c_1(D)$ é uma palavra-código e $\frac{c_1(D)}{g(D)}$ corresponde a alguma mensagem; caso contrário, o resto $e(D)$ corresponde a um padrão de erro adicionado à palavra-código $c(D)$. Portanto,

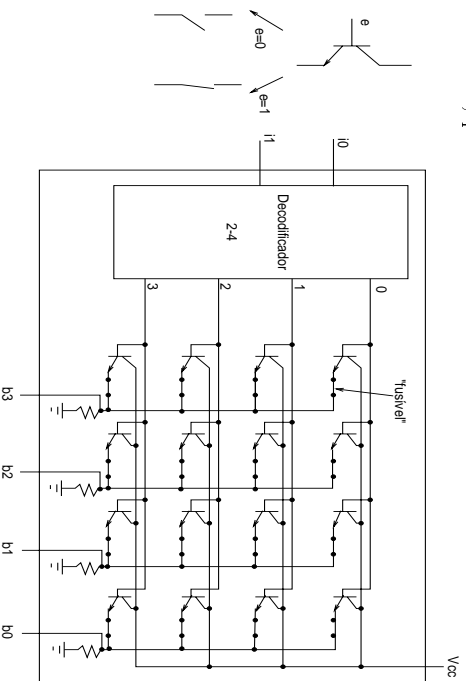
Seja o polinômio $h(D) = \frac{1+D^7}{1+D^2+D^5} = 1 + D^2 + D^3 + D^4$, a matriz de paridade H do código é

$$H = \begin{bmatrix} 1 & 1 & 1 & 0 & 1 & 0 & 0 \\ 0 & 1 & 1 & 1 & 0 & 1 & 0 \\ 0 & 0 & 1 & 1 & 1 & 0 & 1 \end{bmatrix}$$

Assim, os síndromes para erros simples são: 100 (primeiro bit), 110 (segundo), 111 (terceiro), 011 (quarto), 101 (quinto), 010 (sesto) e 001 (sétimo bit).

Vimos na seção 6.8 que, com uso de *flip-flops* D e portas XOR, podemos implementar facilmente os codificadores e decodificadores deste código. Para isso, basta considerarmos $g(D)$ como a função de transferência do codificador e $g^{-1}(D)$, a função de transferência do decodificador. E uma forma para corrigir os erros seria, **quando possível**, construir uma **tabela de decodificação**, cuja entrada é a síndrome e cuja saída é o padrão de erro. Este padrão de erro deve ser subtraído da palavra recebida para obtermos uma palavra válida.

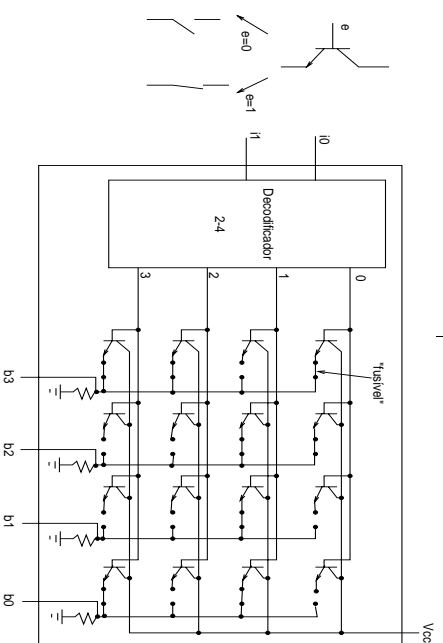
Podemos implementar esta tabela com uso de PROMS (*programmable read-only memory*) cuja estrutura interna consiste de um arranjo de “chaves eletrônicas”, que fecham ao serem “excitadas”.



Note-se que se quisermos armazenar, por exemplo, 1001 na linha 1, basta abrimos os fusíveis nas colunas b_2 e b_1 da linha 1. Assim quando esta linha estiver no nível 1, leremos 1001 na saída $b_3b_2b_1b_0$, mesmo que as outras linhas não estiverem no nível 1 ou os outros fusíveis das colunas b_2 e b_1 estiverem abertos. Daí a denominação de *wired-OR* para este tipo de arranjo.

Exemplo 8.13 Programe um PROM 2×4 , segundo a seguinte relação:

Entrada	Saída
00	1100
01	0111
10	1000
11	1001

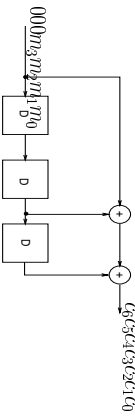


Note-se que as funções lógicas para cada saída é:

$$\begin{aligned} b_3 &= i_1i_0 + i_1\bar{i}_0 \\ b_1 &= i_1i_0 \\ b_2 &= i_1i_0\bar{i}_1 + i_1i_0 \\ b_3 &= i_1i_0\bar{i}_1 + i_1i_0\bar{i}_0 \end{aligned} \quad (8.9)$$

Exemplo 8.14 Projete um código cíclico de comprimento 7 (7 bits) a partir de mensagens de 4 bits. O gerador utilizado é o polinômio primitivo $p(D) = 1 + D^2 + D^3$ em $GF(2)[D]$.

Como as palavras-código devem satisfazer $c(D) = m(D)p(D)$, o seguinte multiplicador de polinômios é suficiente para gerar uma palavra-código a partir de uma mensagem $m_0m_1m_2m_3$



As palavras-código estão listadas no exemplo 8.12 e o código é um código corretor de erros simples.

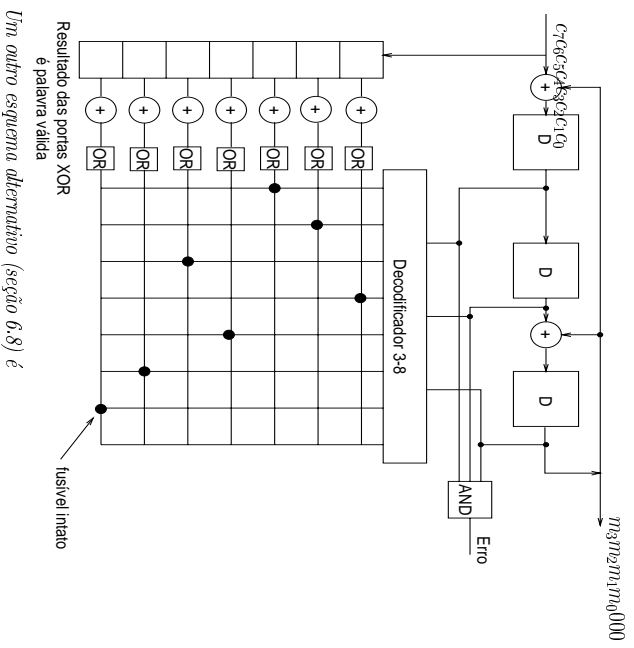
Para recuperar $m(D)$ a partir de uma palavra $c_1(D)$, um divisor de polinômios em $GF(2)[D]$ é suficiente. Sendo um código corretor de erros simples, podemos ainda tentar corrigir erros na recuperação da mensagem.

Lembrando que o resto de cada divisão fica armazenada nos flip-flops, podemos conectar a saída destes na entrada de uma tabela de decodificação que nos fornece o padrão de erro simples.

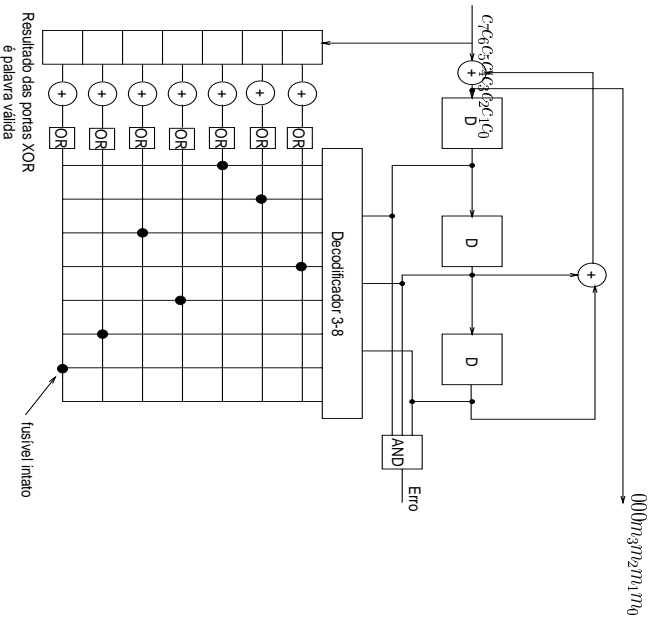
De acordo com o exemplo 8.12, o conteúdo desta tabela deve ser

Síndrome (entrada)	Padrão de erro (saída)
000	00000000
001	00000001
010	00000010
011	00010000
100	10000000
101	00001000
110	01000000
111	00100000

O esquema de um decodificador capaz de corrigir erros simples para o nosso código cíclico pode ser



Resultado das portas XOR e palavra válida e palavra válida. Um outro esquema alternativo (seção 6.8) é



Observe ainda que, se entrarmos com a palavra 1000000 no segundo circuito, na sequência de 1 a 0, obteremos uma sequência de 7 estados distintos que correspondem a síndromes dos padrões de erro simples. O estado i corresponde exatamente a síndrome da inversão no bit i , considerando que o bit mais significativo seja o bit 1 e o bit menos significativo o bit 7.